# Puertas lógicas

NOTA: El valor de XX dependerá de la familia logica utilizada

* 74LS (Low-power Schottky): Utiliza tecnología TTL (Transistor-Transistor Logic).
* 74HC (High-speed CMOS): Utiliza tecnología CMOS circuitry.
* 74HCT: Utiliza tecnología CMOS compatible con la familia 74LS

#### Inversores

74XX04: 6 Inversores

74XX05: 6 Inversores de colector abierto

74XX14: 6 Inversores (Schmitt trigger inputs)

#### Puertas lógicas de 2 entradas

74XX00: Puertas NAND

74XX03: Puertas NAND de colector abierto

74XX132: Puertas NAND (Schmitt trigger inputs)

74XX08: Puertas AND

74XX09: Puertas AND de colector abierto

74XX32: Puertas OR

74XX86: Puertas XOR

74XX02: Puertas NOR

#### Puertas lógicas de 3 entradas

7410: Puertas NAND

7412: Puertas NAND de colector abierto.

7411: Puertas AND

7427: Puertas NOR

#### Puertas lógicas de 4 entradas

7420: Puertas NAND

7421: Puertas AND

#### Puertas lógicas de 8 entradas

7430: Puertas NAND

#### Otros

74XX139: Decodificador/Demultiplexor de 2 a 4

74HC138: Decodificador/Demultiplexor de 3 a 8

74XX154: Decodificador/Demultiplexor de 4 a 16

74XX157: Multiplexor de 2 a 1

74XX153: Multiplexor de 4 a 1

74XX151: Multiplexor de 8 a 1

74XX147: codificador con prioridad de 10 a 4